



## รายงานการวิจัย

เรื่อง

การสังเคราะห์และออกแบบวงจรรำกำเนิดสัญญาณชายน์แบบควอดเรเจอร์โหมดกระแสโดย  
ใช้ CCCDTA และการประยุกต์ใช้งานกับการศึกษาด้านการออกแบบวงจริเล็กทรอนิกส์

โดย

นายวินัย ใจกล้า

ได้รับทุนอุดหนุนจากมหาวิทยาลัยราชภัฏสวนสุนันทา

ปีงบประมาณ 2553

## รายงานการวิจัย

เรื่อง

การสังเคราะห์และออกแบบวงจรกำเนิดสัญญาณซายน์แบบควอดเรเจอร์โหมดกระแสโดยใช้ CCCDTA และการประยุกต์ใช้งานกับการศึกษาด้านการออกแบบวงจรอิเล็กทรอนิกส์

โดย

นายวินัย ใจกล้า

ได้รับทุนอุดหนุนจากมหาวิทยาลัยราชภัฏสวนสุนันทา

ปีงบประมาณ 2553