# บทที่ 4

#### ผลการวิจัย

# 4.1 ผลการเปรียบเทียบสมรรถนะของวงจรเลียนแบบอุปกรณ์ที่ได้ออกแบบไว้ในทางทฤษฏี กับการจำลองด้วยโปรแกรม PSpice

เพื่อเป็นการยืนยันสมรรถนะของวงจรที่ได้สังเคราะห์และออกแบบไว้ในบทที่ผ่านมา ในลำดับ แรกจะใช้การทดสอบการทำงานของวงจรด้วยโปรแกรมพีสไปซ์ (PSpice) มาช่วยตรวจสอบการทำงาน ของวงจรที่ได้วิเคราะห์ไว้ตามทฤษฏี ซึ่งในการจำลองนี้ได้ใช้พารามิเตอร์ของทรานซิสเตอร์เบอร์ PR200N และ NR200N ตามลำดับ ซึ่งเป็นทรานซิสเตอร์อาร์เรย์ ALA400 ของ AT&T (Frey 1993) ที่ สามารถทำงานได้จนถึงย่านความถี่สูงมาก (Ultra high frequency) ซึ่งค่าพารามิเตอร์ของ ทรานซิสเตอร์แสดงตามเอกสารในภาคผนวก ก วงจรทำงานที่แหล่งจ่าย ±2.5 โวลต์ โดยใช้โครงสร้าง ภายในของ CCCCTA ในภาพที่ 4.1



ภาพที่ 4.1 โครงสร้างภายในของ CCCCTA ที่ใช้ในการจำลองการทำงาน

ลำดับแรกจะจำลองการทำงานของวงจรเลียนแบบตัวเหนี่ยวนำแบบต่อลงกราวนด์ในภาพที่ 3.1 โดยปรับ I<sub>B1</sub> = 50µA , I<sub>B2</sub> = 200µA และ C=1nF ตามลำดับ ภาพที่ 4.2 แสดงผลการจำลองการ ทำงานของวงจรเทียบกับค่าอิมพีแดนซ์และเฟสของตัวเหนี่ยวนำในทางทฤษฎีดังสมการที่ (3.9) จากผลการจำลองพบว่าย่านความถี่ที่ใช้งานได้จะอยู่ในช่วงประมาณ 10kHz – 2MHz โดยในช่วงนี้ ค่าความเหนี่ยวนำที่ได้จากการจำลองจะเบี่ยงเบนไปจากค่าในทางอุดมคติประมาณ 10.923% ส่วนภาพที่ 4.3 แสดงผลการปรับกระแสไบแอส I<sub>B1</sub> ซึ่งพบว่าสามารถปรับค่าความเหนี่ยวนำได้ด้วย กระแสไบแอสดังที่ได้วิเคราะห์ไว้ในสมการที่ (3.10)







ภาพที่ 4.3 ค่าอิมพีแดนซ์ของวงจรในภาพที่ 3.1 เมื่อเปลี่ยนค่ากระแสไบอัส I<sub>в1</sub>



ภาพที่ 4.4 ความสัมพันธ์ของกระแสและแรงดันในวงจรเลียนแบบตัวเหนี่ยวนำในภาพที่ 3.1

ในขณะที่ภาพที่ 4.4 แสดงความสัมพันธ์ของกระแสและแรงดันของวงจรเลียนแบบตัว เหนี่ยวนำเมื่อป้อนอินพุตเป็นสัญญาณซายน์ขนาด 1mV ความถี่ 100kHz ซึ่งพบว่ากระแสจะนำหน้า แรงดัน 90° ซึ่งสอดคล้องกับตัวเหนี่ยวนำในอุดมคติ

ส่วนผลการจำลองการทำงานของวงจรเลียนแบบตัวเหนี่ยวนำอนุกรมกับตัวต้านทานแบบ ต่อลงกราวนด์ในภาพที่ 3.2 โดยปรับ I<sub>B1</sub> = 50µA, I<sub>B2</sub> = 200µA และ C=10nF ตามลำดับ ภาพที่ 4.5 แสดงผลการจำลองการทำงานของวงจรเทียบกับค่าอิมพีแดนซ์และเฟสของตัวเหนี่ยวนำในทาง ทฤษฏีดังสมการที่ (3.17) จากผลการจำลองพบว่าย่านความถี่ที่ใช้งานได้จะอยู่ในช่วงประมาณ 1kHz – 2MHz โดยในช่วงนี้ค่าความเหนี่ยวนำที่ได้จากการจำลองจะเบี่ยงเบนไปจากค่าในทาง อุดมคติประมาณ 8.353% ส่วนภาพที่ 4.6 แสดงผลการปรับกระแสไบแอส I<sub>B2</sub> ซึ่งพบว่าสามารถ ปรับค่าความเหนี่ยวนำและค่าความต้านทานสามารถปรับได้ด้วยกระแสไบแอสดังที่ได้วิเคราะห์ไว้ ในสมการที่ (3.18) และ (3.19) ในขณะที่การปรับกระแสไบแอส I<sub>B1</sub> จะส่งผลเฉพาะต่อค่าความ เหนี่ยวนำดังที่ได้วิเคราะห์ไว้ในสมการที่ (3.19) ซึ่งผลการจำลองดังภาพที่ 4.7









ภาพที่ 4.6 ค่าอิมพีแดนซ์ของวงจรในภาพที่ 3.2 เมื่อเปลี่ยนค่ากระแสไบอัส I<sub>คว</sub>

ภาพที่ 4.7 ค่าอิมพีแดนซ์ของวงจรในภาพที่ 3.2 เมื่อเปลี่ยนค่ากระแสไบอัส I<sub>B1</sub>



ภาพที่ 4.8 วงจรเลียนแบบตัวเหนี่ยวน้ำที่ใช้ในการทดลองจริง

## 4.2 ผลการเปรียบเทียบสมรรถนะของวงจรเลียนแบบอุปกรณ์ที่ได้ออกแบบไว้ในทางทฤษฏี กับการทดลองต่อวงจรจริง

เพื่อเป็นการแสดงถึงความสามารถในการทำงานของวงจรเลียนแบบตัวเหนี่ยวนำในภาพที่ 3.1 ที่ได้สังเคราะห์และออกแบบไว้ จึงได้ทำการทดลองสร้างวงจรจริงขึ้น โดยจะใช้ไอซีสำเร็จรูป 2 เบอร์ได้แก่ AD844 ซึ่งเป็นวงจรสายพานกระแสยุคที่สอง (CCII) และเบอร์ LT1228 ซึ่งเป็น OTA ดัง ภาพที่ 4.8 จากวงจรพบว่า CCCCTA ที่ใช้ในการทดลองจะประกอบไปด้วย AD844 และ LT1228 อย่างละหนึ่งตัว โดยค่าความนำถ่านโอนหรือ g<sub>m</sub> ของ LT1228 จะมีค่าประมาณ 10I<sub>B</sub> วงจรในภาพที่ 4.8 ใช้ไฟเลี้ยงวงจรเท่ากับ ±12V ตัวเก็บประจุ  $C = 0.1 \mu$ F,  $I_{B2} = 100 \mu A$  และ  $R_x = 1k\Omega$  ในการทดสอบวงจรจะใช้วงจรแปลงแรงดันให้เป็นกระแส (V to I) ดังภาพที่ 4.9 เพื่อป้อน กระแสอินพุตให้กับวงจร เมื่อป้อนสัญญาณอินพุต  $V_A = 2V_{p-p}$  จะได้  $I_{in} = 200 \mu A$  เปลี่ยนความถี่ 3 ค่า ได้แก่ 500Hz และ 1kHz แล้วทำการวัดสัญญาณ  $V_{in}$  เทียบกับ  $V_A$  จะได้สัญญาณดังแสดงในภาพที่ 4.10(ก)-(ข) ตามลำดับ ซึ่งพบว่าสัญญาณมีเฟสต่างกัน 90 องศา







ภาพที่ 4.10 สัญญาณ  $V_{in}$  เทียบกับ  $V_{A}$  ของวงจรในภาพที่ 4.8 ที่ความถี่ (ก) 500 Hz (ข) 1kHz

เพื่อเป็นการแสดงถึงความสามารถในการทำงานของวงจรเลียนแบบตัวเหนี่ยวนำอนุกรมกับ ตัวต้านทานในภาพที่ 3.2 ที่ได้สังเคราะห์และออกแบบไว้ จึงได้ทำการทดลองสร้างวงจรจริงขึ้น โดยจะ ใช้ไอซีสำเร็จรูป 2 เบอร์ได้แก่ AD844 ซึ่งเป็นวงจรสายพานกระแสยุคที่สอง (CCII) และเบอร์ LT1228 ซึ่งเป็น OTA ดังภาพที่ 4.11 วงจรในภาพที่ 4.11 ใช้ไฟเลี้ยงวงจรเท่ากับ ±12V ตัวเก็บประจุ  $C = 0.1 \mu$ F,  $I_{B2} = 100 \mu A$  และ  $R_x = 1k\Omega$  ในการทดสอบวงจรจะใช้วงจรแปลงแรงดันให้เป็นกระแส (V to I) ดังภาพที่ 4.9 เพื่อป้อน กระแสอินพุตให้กับวงจร เมื่อป้อนสัญญาณอินพุต  $V_A = 2V_{p-p}$  จะได้  $I_{in} = 200 \mu A$  เปลี่ยนความถี่ 3 ค่า ได้แก่ 2kHz และ 3kHz แล้วทำการวัดสัญญาณ  $V_{in}$  เทียบกับ  $V_A$  จะได้สัญญาณดังแสดงในภาพที่ 4.12(ก)-(ข) ตามลำดับ ซึ่งพบว่าสัญญาณมีเฟสต่างกัน 90 องศา



ภาพที่ 4.11 วงจรเลียนแบบตัวเหนี่ยวนำอนุกรมกับตัวต้านทานที่ใช้ในการทดลองจริง





## 4.3 การสังเคราะห์และออกแบบวงจรประยุกต์ใช้งานวงจรเลียนแบบอุปกรณ์ในวงจรกรอง ความถี่

เพื่อเป็นการยืนยันถึงการนำไปใช้ประโยชน์ของวงจรเลียนแบบตัวเหนี่ยวนำในภาพที่ 3.1 และ 3.2 ที่ได้นำเสนอ จึงขอกล่าวถึงตัวอย่างการนำไปประยุกต์ใช้งานในวงจรกรองความถี่พร้อมการ ทดสอบการทำงานของวงจรด้วยโปรแกรม PSpice

ภาพที่ 4.13 เป็นตัวอย่างการนำวงจรเลียนแบบตัวเหนี่ยวนำไปต่อเป็นวงจรเรโซแนนซ์แบบ ขนาน RLC ผลตอบสนองทางความถี่ของวงจรในภาพที่ 4.13 ได้แก่ I<sub>LP</sub>, I<sub>BP</sub> และ I<sub>HP</sub> แสดงดังภาพที่ 4.14 เมื่อวงจรเลียนแบบตัวเหนี่ยวนำได้ปรับกระแสไบแอส I<sub>B1</sub> = 50µA, I<sub>B2</sub> = 200µA และ C=1nF ส่วนภาพที่ 4.15 แสดงผลตอบสนองทางความถี่ของ I<sub>BP</sub> ของวงจรในภาพที่ 4.13 เมื่อเปลี่ยนแปลง กระแสไบแอส I<sub>B1</sub>



ภาพที่ 4.13 การประยุกต์ใช้งานวงจรเลียนแบบตัวเหนี่ยวนำในวงจรเรโซแนนซ์ขนาน RLC



ภาพที่ 4.14 ผลตอบสนองทางความถี่ของ I<sub>LP</sub>, I<sub>BP</sub> และ I<sub>HP</sub> ของวงจรในภาพที่ 4.13



ภาพที่ 4.15 ผลตอบสนองทางความถี่ของ I<sub>BP</sub> ของวงจรในภาพที่ 4.13 เมื่อเปลี่ยนแปลง I<sub>B1</sub>

ภาพที่ 4.16 เป็นตัวอย่างการนำวงจรเลียนแบบตัวเหนี่ยวนำอนุกรมกับตัวต้านทานแบบต่อลง กราวนด์ไปประยุกต์ใช้งานเป็นวงจรความถี่สูงผ่าน (Highpass) ซึ่งการจำลองการทำงานของวงจร แสดงผลตอบสนองทางความถี่ได้ดังภาพที่ 4.17 เมื่อวงจรจำลองตัวเหนี่ยวนำ ปรับ I<sub>B1</sub> = 50µA, I<sub>B2</sub> = 200µA และ C=10nF ส่วนภาพที่ 4.18 แสดงผลตอบสนองทางความถี่ของวงจรในภาพที่ 4.16 เมื่อเปลี่ยนแปลงกระแสไบแอส I<sub>B1</sub>



ภาพที่ 4.16 วงจรประยุกต์ใช้งานวงจรเลียนแบบตัวเหนี่ยวนำอนุกรมกับตัวต้านทานในภาพที่ 3.2 ใน วงจรกรองความถี่สูงผ่าน



ภาพที่ 4.17 ผลตอบสนองทางความถี่ของวงจรในภาพที่ 4.16