



รายงานการวิจัย

เรื่อง

การสังเคราะห์และออกแบบโครงข่ายกำเนิดสัญญาณไซน์แบบควอดเรเจอร์โหมดกระแส

โดยปราศจากตัวต้านทาน

A Synthesis and Design of Resistor-less Current-mode Sinusoidal Quadrature
Oscillator

โดย

ดร. ศุภโยธิน ณ สงขลา

ได้รับทุนอุดหนุนจากมหาวิทยาลัยราชภัฏสุรินทร์

ปีงบประมาณ 2554

รายงานการวิจัย

เรื่อง

การสังเคราะห์และออกแบบโครงข่ายกำเนิดสัญญาณไซน์แบบควอดเรเจอร์โหมดกระแส

โดยปราศจากตัวต้านทาน

A Synthesis and Design of Resistor-less Current-mode Sinusoidal Quadrature
Oscillator

โดย

ดร. ศุภโยธิน ณ สงขลา

ได้รับทุนอุดหนุนจากมหาวิทยาลัยราชภัฏสวนสุนันทา

ปีงบประมาณ 2554